

TDS601 拡張I/O(I/O エキスパンダー)IC

TDS601 は、クロック同期 / 非同期式シリアルデータ通信回路(USART)を内蔵した、プログラム可能な入出力インターフェース用LSI で、8 ビット及び16 ビット高速CPU の入出力ポートとして最適です。

3.3V または5V 単一電源で動作し、最大8 ビットの入出力ポート7 組、4 ビットの入出力ポート1 組を持ちます。また、USART を3 本内蔵し、レジスタの設定により任意のUSART と使用が可能です。

特長

- 16ビットバスインターフェース装備
- 電源電圧 : 3.3Vまたは5V単一
- ホストインターフェース : パラレル8ビット (80系/68系) / SPI
- GPIO (汎用入出力ポート) : 最大60本 (一部はUSARTと兼用)
- USART : 3ch (USART1(16バイトFIFO), USART2, USART3)
 - ・同期モード (USRT) : データ長 8ビット固定
 - ・非同期モード (UART) : データ長 5~9ビット、パリティ 偶数/奇数/なし
- パッケージ : TQFP 100ピン (14mm x 14mm x 1.2mm, 0.5mmピッチ)



LSIブロック図

